

R&D 공정

#이천 # Expert+



우리 조직을 소개합니다

DRAM향 RMG / FinFET 소자의 단위 공정 개발을 하고 있어요.

선발하고자 하는 직무는 이런 일을 합니다

Etch공정 / ThinFilm공정

- DRAM향 RMG / FinFET 소자의 단위 공정을 개발해요.
- DRAM향 RMG / FinFET 소자의 Module Integration을 주도해요.

이런 분과 함께 하고 싶어요

학력은 4년제 이상이며, 반도체, 전자, 전기, 물리, 기계 등 공학 계열의 전공자이신 분.
반도체 유관 **경력 10년 이상** 보유자라면 좋아요. (석/박사 학위 수학 기간 경력 인정)

① Etch공정

- [S/D, RMG] EPI & RMG 대응 Si/Poly/Metal Etch 공정 개발 경험을 보유하신 분
- Etcher (ICP, CCP, ECR) 장비 지식이 풍부하신 분
- Conductor/Dielectric Etch Chemistry 지식이 있으신 분
- Etch 공정 Parameter에 대한 이해도가 높으면 좋아요

② ThinFilm공정

- [RMG/Contact] RMG & Contact Silicide Formation 공정 개발 경험이 있으신 분
- PVD/CVD/ALD Ti/TiN 장비에 대한 지식이 풍부하신 분

이런 경험이 있다면 더 환영합니다

① Etch공정

- RMG Module 경력을 보유하고 있으면 좋아요

② ThinFilm공정

- (MOL)Low Contact Resistance Formation(TiSix/NiSix/CoSix) 관련 Silicide 개발 경험을 보유하고 있으면 좋아요