

# 회로설계(HBM)

#이천 # Junior & Expert



## 우리 조직을 소개합니다

일등 경쟁력을 갖춘 HBM 제품을 설계 및 분석하고 적기에 개발하여 고객 가치를 향상시키는 일을 해요.

## 선발하고자 하는 직무는 이런 일을 합니다

- DRAM 또는 HBM 제품의 내/외부 요구 사양에 부합하는 회로를 설계해요.
- HBM 제품 개발 단계에서 양산을 위한 설계 품질 및 수율 개선 활동을 진행해요
- Wafer, KGSD(Known good stack die) 및 실장 Level 단계에서 발생하는 설계 관련 분석을 통해 HBM Spec. 만족 여부를 검토 해요.
- 제품 개발 단계 및 고객에서 발생하는 설계 관련 불량을 분석하고 개선해요.
- DRAM Cap PI Module 기술 전략 및 세부 기술 개발을 하고 있어요.

## 이런 분과 함께 하고 싶어요

- 학력 4년제 이상이며, 반도체, 전자, 전기, 물리, 기계 등 공학 계열의 전공자이신 분
- DRAM 또는 HBM 회로 설계 및 배치 경험이 필요해요.
- DRAM/HBM 제품 회로 불량 분석을 위한 Logic 및 Post Simul. 경험이 필요해요.
- DRAM 또는 HBM 개발 단계에서 회로 설계 관련 불량 분석 및 제품의 품질/성능 개선 경험이 필요해요.
- 고객에서 발생하는 설계 관련 불량 분석 경험이 필요해요.

## 이런 경험이 있다면 더 환영합니다

- DRAM 또는 HBM 설계 관련 다수 제품 개발에서 설계 관련 불량 분석 경험이 많은 분을 우대해요.
- HBM 제품 관련 고객에서 발생하는 불량 분석 경험 있는 분을 우대해요.
- Python, Spotfire, Verilog 및 Circuit Simulator(Hspice, Csim, PrimeSim., Spectre, etc.) 를 능숙하게 활용할 수 있는 분을 우대해요.

# HBM Digital Design(Front-End)



#이천 # Junior & Expert

## 우리 조직을 소개합니다

SK하이닉스의 HBM Digital 설계를 담당하는 조직입니다. 최첨단 공정과 최신 EDA툴을 활용해서 Front-end, Back-end 전반을 담당하며, 개발 프로세스를 구축해 차세대 HBM 경쟁력을 확보하는 역할을 하고 있습니다.

## 선발하고자 하는 직무는 이런 일을 합니다

- Synthesis & Timing
  - HBM 설계를 위한 Timing과 Power 최적화를 담당해요
  - STA 기반 Setup/Hold Timing을 분석하고 최적화하며, Noise 및 전압 최적화(Power Optimization)작업도 진행하죠.
  - HBM Digital Implementation의 초기 단계에서 성능을 극대화하고, 최종 Sign-off 단계에서 디자인을 책임지는 핵심 역할을 하고 있어요.
- DFT(Design for Test)
  - DFT 엔지니어들은 HBM의 Testability를 높이고, Silicon Validation을 최적화하는 역할을 해요.
  - Siemens Tessent를 이용해 SCAN Insertion과 MBIST 적용을 진행하고, 고객 요구사항에 맞춘 Test Architecture설계도 맡고 있어요.
  - 칩이 양산될 때 불량 검출을 극대화하고 수율을 높이는 역할을 합니다.

## 이런 분과 함께 하고 싶어요

- 학력 4년제 이상이며, 반도체, 전자, 전기, 물리, 기계 등 공학 계열의 전공자이신 분
- SoC제품의 Target PPA(Performance, Power, Area) 달성을 위해서 설계 RTL DB를 target 공정에 맞게 합성과 Timing/Power/SDC 분석 및 clean 진행하고, P&R 이후 timing closure 및 Power 분석 및 개선하신 경험을 가진 분이 필요해요.
- SCAN/MBIST/InSystem MBIST/IP DFT insertion 및 DFT test vector 생성 및 Post simulation을 통해 개선하신 경험을 가진 분이 필요해요.

## 이런 경험이 있다면 더 환영합니다

- 5nm, 3nm 선단 공정 Technology 개발 경험자 우대

# HBM Digital Design(Back-End)

#이천 # Junior & Expert



## 우리 조직을 소개합니다

SK하이닉스의 HBM Digital 설계를 담당하는 조직입니다. 최첨단 공정과 최신 EDA툴을 활용해서 Front-end, Back-end 전반을 담당하며, 효율적인 개발 프로세스를 구축해 차세대 HBM 경쟁력을 확보하는 역할을 하고 있습니다.

## 선발하고자 하는 직무는 이런 일을 합니다

- Back-end 직무에서는 HBM Logic-die의 물리적 설계(Physical Design)를 담당해요. Place & Route를 최적화하고, 선당 공정을 활용한 미세 공정 설계를 진행하고 있어요.
- EDA Tool을 활용해서 칩 내부의 신호 흐름을 정리하고, IR-Drop, EM 분석 Power 무결성도 검토하고 있어요.
- 물리 검증(DRC/LVS) 과정을 거쳐 설계가 실제 공정에서 문제없이 제조될 수 있도록 확인하는 역할을 합니다.

## 이런 분과 함께 하고 싶어요

학력 4년제 이상이며, 반도체, 전자, 전기, 물리, 기계 등 공학 계열의 전공자이신 분  
최적의 성능과 Chip Size를 구현할 수 있는 배치를 위한 Floorplan을 작성하고 DFT를  
포함한 Gate Level Netlist를 이용하여 Timing에 기반한 P&R을 실행한 후  
이를 분석하여 Sign-off Timing을 Pass할 수 있도록 최종 Physical Verification  
(DRC/LVS) 등을 수행하여 Tape-Out 진행한 경험을 가진 분이 필요해요.

## 이런 경험이 있다면 더 환영합니다

5nm, 3nm 선단 공정 Technology 개발 경험자 우대

# HBM LogicDieTest/Silicon 양산성 검증



#이천 # Junior & Expert

## 우리 조직을 소개합니다

PE(WT/PKT) 업무 부터 AE, SiP 검증, 고객 대응까지 HBM 제품 개발 B/E 전반에 대한 업무를 담당하고 있어요. 최근엔, Custom HBM으로 영역을 확장하면서 Logic Test/DFT에 대한 검토도 하고 있어요.

## 선발하고자 하는 직무는 이런 일을 합니다

- SoC Test 직무
  - 자사/고객 IP에 대한 Test Solution 확보해서 WT Baseline을 구축해요.
  - Hard/Soft IP Silicon Test를 하고, WF Level ATE Validation을 진행해요.
- FW/SoC 검증 직무
  - Logic SoC application Level의 Silicon Test를 진행해요.
  - 설계 검증/Silicon Test 진행을 위한 Firmware를 만들고 검증해요.

## 이런 분과 함께 하고 싶어요

- SoC Test 직무
  - Logic 제품(SoC/Foundary)에 대한 Test 나 DFT 경험이 있는 분이 필요해요. V93K 장치 Baseline 구축/사용 경험이 있으면 더 좋아요.
  - Logic 제품이나 DRAM 불량 분석/수율 개선 경험이 있는 분이 필요해요.
- FW/SoC 검증 직무
  - Logic SoC application Level의 Silicon Test를 진행해요.
  - 설계 검증/Silicon Test 진행을 위한 Firmware를 만들고 검증해요.

## 이런 경험이 있다면 더 환영합니다

- SoC Test 직무
  - 고객 대응 업무가 많아, 어학 능력이 뛰어나면 좋을 것 같아요.
- FW/SoC 검증 직무
  - 고객 대응/출장 업무가 많아, 어학 능력이 뛰어나면 좋아요.

# Application Engineer

#이천 # Junior & Expert



## 우리 조직을 소개합니다

고유의 PE(WT/PKT) 업무 부터 AE, SiP 검증, 고객 대응까지 HBM 제품 개발 B/E 전 반에 대한 업무를 담당하고 있어요. 최근엔, Custom HBM으로 영역을 확장하면서 Logic Test/DFT에 대한 검토도 하고 있어요.

## 선발하고자 하는 직무는 이런 일을 합니다

- 실장 평가 환경 구축 및 제품 개발
  - 고객의 System을 대변할 수 있는 실장 평가 환경을 구축해요.
  - 구축된 실장 평가 환경에서 제품을 검증하고, 고객 불량 등을 분석해서 Solution을 도출하거나 제공해요.
  - 신규 제품 대비해서 Future Application Test Platform을 구축해요.
- 기술적 Issue 고객 대응
  - 고객 Site 에서 제품 검증 중에 발생한 Issue에 대해 기술적 대응을 해요.
  - 필요한 경우, 현지(주로 미주)의 Open Lab에서도 고객 대응을 해요.

## 이런 분과 함께 하고 싶어요

- System Level Signal Integrity, SI Modeling, De-Embedding 역량이 있으면 좋아요.
- System Bootloader, BIOS, BMC on ARM and Board Support Package Software on Silicon 지식이 있으면 좋아요.

## 이런 경험이 있다면 더 환영합니다

- Application System 분석 Debugging 경험자를 우대해요.
- 고객 대응 업무가 많아서, 어학 능력이 있는 분을 우대해요.

# Product Engineer

#이천 # Junior & Expert



## 우리 조직을 소개합니다

고유의 PE(WT/PKT) 업무 부터 AE, SiP 검증, 고객 대응까지 HBM 제품 개발 B/E 전반에 대한 업무를 담당하고 있어요. 최근엔, Custom HBM으로 영역을 확장하면서 Logic Test/DFT에 대한 검토도 하고 있어요

## 선발하고자 하는 직무는 이런 일을 합니다

- Wafer/Package Test (DRAM Cell 및 Speed Test)
  - 제품을 평가/검증하기 위한 Wafer/Package Test Baseline (WT~PKT)을 구축해요.
  - 구축된 Baseline을 기반으로 제품을 검증하고, 양산성과 품질 향상 업무를 해요. (수율 향상/Test Time 단축/품질 불량 분석 및 Screen 방안 도출)
- HBM 제품 군 개발
  - HBM 제품 군 개발에 대한 전반적인 Wafer/PKG Level 업무를 진행해요.
  - 설계 검증 및 특성 평가를 통해 개발되는 제품의 완성도를 확보해요.
  - 고객에서 발생한 불량에 대한 분석을 하고 대응 및 Test Solution을 제공해요.

## 이런 분과 함께 하고 싶어요

- System Level Signal Integrity, SI Modeling, De-Embedding 역량이 있으면 좋아요. Wafer나 Package Level의 Test 경험이(H/W, S/W) 필요해요.
- DRAM 공정/설계 전반에 대한 지식이 필요해요.
- DRAM 특성 검증(Speed 포함), 불량 분석 등의 업무 경험이 필요해요.

## 이런 경험이 있다면 더 환영합니다

- HBM 제품에 대한 경험이나 이해도가 있는 분을 우대해요.
- 고객 대응 업무가 많아, 어학 능력이 있는 분을 우대해요.

# Product Management

#이천 # Junior & Expert



## 우리 조직을 소개합니다

- Project Manager
  - 개발 부서의 Control Tower로서 HBM 신 제품을 적기에 개발하기 위해 Project Management 업무를 수행하고 있어요.
- Project Facilitator
  - Project Manager 를 도와 업무를 함께 수행하고 있어요.

## 선발하고자 하는 직무는 이런 일을 합니다

- Project Manager
  - Consequence 기반의 개발 및 사업화 전략을 제시해요
  - 내부 및 고객 협업을 통해 High Level 의사결정을 지원하고, 신 제품 개발 과정에서 발생하는 사업화 이슈에 대한 대책을 주관해요
  - 고객 인증 용 Sample 을 계획 수립 및 제작 관리를 하고 있어요.
- Project Facilitator
  - 업무 역량이 고도화 되면, Project Manager 로 직무를 전환해요.

## 이런 분과 함께 하고 싶어요

- DRAM 제품 개발하는 Workflow 이해와 관련 부서와 소통 경험을 가진 분이 필요해요.
- Project Management 경험을 가진 분이 필요해요.
- DRAM 제품 개발하는 Workflow 이해와 관련 부서와 소통 경험을 가진 분이 필요해요.
- 제품 개발 계획을 수립하고, 이슈에 대한 Risk Hedge 경험을 가진 분이 필요해요.

## 이런 경험이 있다면 더 환영합니다

보고서 작성 경험이 많고, 해외 고객과의 소통 가능한 영어 능력 우수자가 필요해요.