

2025



SK하이닉스 신입사원 수시채용

지원서 접수

3.17(월)~3.28(금) 17:00



첨단기술의 중심,
더 나은 세상을 만듭니다.

Technology Innovator for a Better World

채용 Process

2025 SK하이닉스 신입사원 수시 채용

지원서 접수



신입 전형은?

'25년 7~8월 입사 가능한 기졸업자 및 졸업예정자 대상
(학사/석사/박사 대상)
채용 사이트를 통해 지원서를 제출하시면 됩니다.

채용 사이트 URL | skcareers.com



서류 전형

제출하신 지원서를 바탕으로 학력사항, 전공역량 등을 검토하여 모집 분야와의 연관성을 종합적으로 판단합니다.



SKCT(인/적성)

SK종합역량검사(SKCT)는 업무 관련 지적 능력, 상황 판단력, 가치관/태도를 복합적으로 측정하는 종합역량검사로서 서류 전형 합격자 전원 특정 장소에서 일정 시간동안 응시합니다.

*신입 모집 공고 지원자 기준 SKCT의 경우 반기 내 1회 시험 원칙으로 운영되고 있습니다.
SK 관계사에서 SKCT를 사전에 응시한 경우 SK하이닉스 SKCT 전형은 진행하지 않으며
앞선 SKCT 점수로 대체됩니다. (FAQ 참조)



면접 전형

지원자의 가치관, 성격, 보유 역량 수준 등을 종합적으로 검증합니다.
직무별 문제 풀이, 인성 질문 등을 포함한 면접이 진행되며, 지원자와의 진솔한 대화를 통해
SK하이닉스에 적합한 인재인지 확인합니다.

*특정 직무의 경우, 면접이1,2차로 진행되며 면접 방식은 메일로 안내드립니다.



Orientation

입사 의지가 있는 면접 합격자 전원을 대상으로 부서 설명회 및 기업 문화/복리후생 소개를 실시하며,
입사 전 협의/확정이 필요한 사항을 논의합니다.



건강검진

입사 후 원활한 업무 수행을 위한 지원자의 기본적인 건강 체크를 위하여
입사 예정자 모두 실시합니다.



최종 합격 및 입사

'25년 7~8월 입사 예정
*입사 일정 일부 변동 있을 수 있습니다.





FAQ

질문과 답변

이번 하이닉스 수시채용 선발인원은 어느 정도 되나요?

정확한 채용 규모는 대내외적 상황 변동에 따라 달라질 수 있기에 공개하기 어려운 점 양해 부탁드립니다.

다른 업계의 타사 인턴 경험을 자기소개서에 활용해도 무방할까요?

지원자분의 가치관과 직무역량을 드러낼 수 있는 경험이라면 가능합니다.

'25년 7월 전역 예정이지만 휴가를 사용해서 7월 1일 입사가 가능하다면 지원해도 되나요?

입사가능여부와 무관하게, 병무청 조회 시 군 전역일이 '25년 6월 30일 이전인 경우에 지원 가능합니다.

다른 수시채용을 진행 중인 SK 멤버사에 중복 지원이 가능한가요?

SK 멤버사 중복 지원의 경우 허용하고 있지 않습니다.

SKCT 대신 코딩 테스트를 보는 직무가 있나요?

금번 수시채용 시, IT 직무는 코딩 테스트를 진행합니다.

SKCT를 오프라인으로 진행할 예정인가요?

금번 SKCT를 포함하여, 앞으로의 SKCT 전형은 Online 환경에서 진행되며, 자세한 사항은 추후 전형 안내 시 가이드라인 참고 부탁드립니다.

SK 멤버사에서 SKCT를 응시한 경우 어떻게 되나요?

SKCT 응시일 기준 6개월 내 신규 SKCT 검사 응시 이력이 있는 경우, SK하이닉스 SKCT 전형은 진행하지 않으며 앞선 SKCT 점수로 대체됩니다. 서류 합격 후 SKCT 응시 대상 여부는 수험표를 통해 별도 안내될 예정입니다.



양산 기술 직무에서 가장 크게 요구되는 역량은 무엇인가요?

직무 관련 자세한 내용은 모집요강과 하이닉스 뉴스룸을 참고해 주시기 바랍니다.

이천/분당, 청주 신입 채용 공고 동시에 지원 가능한가요?

금번 수시채용에선 이천/분당, 청주 공고 중복 지원 불가합니다.

OO직무 모집요강에 OO학과가 없는데 지원이 불가능한가요?

모집요강에 기재된 전공을 우선선발이나, 해당 역량을 충분히 갖춘 경우 지원하셔도 무방합니다.

학점을 많이 보는지 궁금합니다.

학점 또한 평가요소 중 하나이나 절대적이지 않음을 알려 드립니다.

영어 성적이 없는데 괜찮은가요?

수시채용 지원 시 어학점수는 필수 조건이 아니므로 점수가 없어도 지원 가능합니다.
(단, 자격요건에 외국어 능력이 포함된 직무는 해당 외국어 능력을 드러낼 수 있는 성적 / 경험 등 이 우대사항으로 평가될 수 있습니다.)

해외 거주 인원의 본인 인증은 어떻게 하나요?

해외 거주로 인한 휴대폰 본인인증이 어려운 경우,
i-PIN을 통해 본인인증하여 진행 바랍니다.
상기 방법으로 진행이 어려울 경우,
신분증, 학생증 등 본인 신원 확인할 수 있는 자료 첨부하여
"성명/ID/생년월일/성별"을 채용담당자 메일로 공고 마감 하루 전까지 회신 부탁드립니다.
(단, 이 방법의 경우 인증에 시간이 소요될 수 있는 점 양해바랍니다.)

전문 연구 요원도 지원 가능한가요?

전문연구요원의 경우, 병역법상 '22년 1월 1일 이전에 편입한 케이스,
'25년 6월 30일 이전 전문연구요원 복무가 만료되는 분에 한해 지원 가능합니다.
본인 관할 병무청에 확인하여 지원 가능 여부 확인 부탁 드립니다.

Job Description

이천/분당



이천

R&D공정

- Cost 및 기술 경쟁력을 모두 갖춘 신규 Tech 적기 개발을 위해 신규 공정 및 장비를 연구 및 개발



주요 Task 또는 Activity

- Photo공정
 - DUV, EUV 등 Photo Process 개발 및 OPC (Optical Proximity Correction) 업무, HNA EUV 등 최신 기술 개발을 통한 Patterning 공정 기술 적기 개발
- Etch공정
 - 기술 한계 극복 및 양산성 있는 Etch 공정 개발을 위한 차세대 장비 장악력 확보 및 요소 기술 적기 개발
- Diffusion공정
 - 장비 효율 향상을 통한 원가 경쟁력 확보 및 요소 기술 적기 개발을 위한 CVD, ALD, Implantation 등 Diffusion 단위 공정 개발
- ThinFilm공정
 - ThinFilm 공정 기술 한계 극복 및 미래기술 준비를 위한 절연막 증착 공정, 금속 또는 금속질화물의 형성 등 전반적인 CVD/ PVD 공정 개발
- C&C공정
 - 개발에서부터 양산까지 일관되고 지속 가능한 C&C (CMP & Cleaning) 공정 개발
- Wafer Bonding
 - 차세대 Memory 제품 고도화를 위한 WF Bonding 기술 관련 공정 및 Hardware 기술 개발
- PMA
 - d-MTS 기반 공정 Flatness 및 불량 관리 등 공정 완성도 확보를 통한 제품 안정화



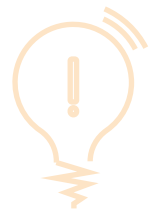
Requirements

I 자격 요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석/박)
- 전공 : 전자, 전기, 물리, 재료, 신소재, 화학, 화공, 반도체 관련 전공자

II 필요 역량

- 반도체 공정 Process 전반의 이해가 높은자, 관련 연구 경험자



이천

소자

- 원가/기술 경쟁력을 갖는 Tech Platform 구축/관리 및 차세대 핵심 요소 기술의 적기 제공 업무



주요 Task 또는 Activity

- PI : Cell / Peri Scheme을 결정하고, 요소기술 도출 및 개발을 통해 Process Integration Baseline 구축
- Device : Scaling 한계 극복 및 Application 제품 요구에 부합하는 고성능, 고품질, 고신뢰성 Cell / Peri Transistor 특성 확보 및 적기 개발
- FA : 수율 향상과 품질 확보를 위한 불량 원인 분석 및 개선 인자 발굴
- CA : Chip & Characterization Analysis (Sensing Margin) 를 통한 수율/품질 확보 및 신뢰성을 검증하고 양산성 확보를 위한 Solution 제공
- TCAD : TCAD 및 AI Solution 개발 및 활용하여 소자/공정/장비 Simulation 및 관련 불량 메커니즘 Modeling 업무 수행
- Modeling : 반도체 소자 model 제공과 이를 기반으로 한 설계 simulation solution 개발
- ESD : 정전기 방전 현상에 대응하기 위한 보호 소자 개발 및 보호 회로 설계
- LDR : Layout Design Rule 의 검증/발행 및 Layout DB Integration 을 통한 반도체 제품의 효율 및 품질 향상
- Reliability Solution : 반도체 소자 신뢰성 특성 평가/분석을 통한 제품 성능 저하 위험성 분석 및 대응 수행
- Revolutionary Memory : 차세대 메모리 기술의 선제적 Pathfinding & Seeding 연구



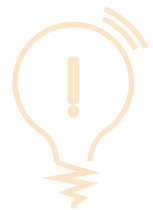
Requirements

I 자격 요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석/박)
- 전공 : 전자, 전기, 신소재, 물리, 반도체 등 관련 전공자

II 필요 역량

- 반도체 전체 Process에 대한 이해가 높은자
- TCAD Simulation, Fail 원인 분석, Programming(C, Python 등) 활용 경험 보유자



이천

PKG개발

• 세계 최초, 세계 최고 성능을 갖춘 메모리 구현을 위한 Package 솔루션 개발



주요 Task 또는 Activity

- 설계/소재/공정/장비 최적화를 통한 경쟁력 있는 Package 제품 개발
- 혁신/차별화 기술 기반 고부가 가치 창출
- 미래 기술 Sensing, New Package Platform 개발, Biz Enabling, 고객 대응



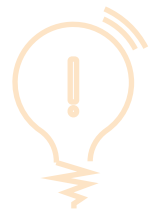
Requirements

I 자격 요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석/박)
- 전공 : 전자, 전기, 기계, 물리, 재료, 화학, 화공, 반도체, 산업공학, 컴퓨터, 이공 기타 전공자

II 필요 역량

- 반도체 공정 Process 전반의 이해가 높은 자, 관련 역량 우수자
- 반도체 소재 관련 지식이 풍부한 자
- Data 분석 관련 역량 보유한 자



이전

IT

- 전사 IT시스템에 대한 전략 수립부터 프로젝트 기획/관리, 시스템 개발/운영까지 최적의 IT 환경 구축 및 운영



주요 Task 또는 Activity

- Software 개발/운영
 - 현장 IT Needs 분석 기반 Application/MSA 설계/개발/운영, Architect/개발관리의 Application Engineering 수행
- AMHS 구축/운영
 - AMHS 환경 제공 및 자동반송시스템에 대한 신규 FAB 기획/설계/구축을 담당, FAB의 안정적 운영 및 최적화 추진
- IT Infra 구축/기획
 - 안정적 IT 서비스 제공을 위한 IT Infra 기획, Technical Architect (Server, Storage, Database, Network, Data Center) 및 Engineering 등 역할 수행



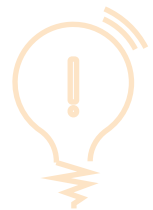
Requirements

I 자격 요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석/박)
- 전공 : 전산, 컴퓨터, 산업공학, 경영정보학, 전기, 전자, 반도체 등 관련 전공자

I 필요 역량

- Software 설계/개발 경험/역량 보유
 - C/C++, C#, JAVA, SQL, React, StringBoot, Redis, Open Source Software 등 Language/DBMS 역량/ALM Tool 이해
- IoT, Cloud, Big Data, Mobile, 서버가상화/VDI, AR/VR, UI/UX/CX 기술에 대한 이해
- 시스템 구축 기획 및 아키텍처 설계 경험/역량 보유
- Agile/DevOps 등 개발 방법론에 대한 이해



이천

양산기술

- 개발 완료된 제품의 최고의 품질을 갖추어 생산될 수 있도록 Test 및 다양한 생산 공정을 구현하는 업무



주요 Task 또는 Activity

- Photolithography(포토 공정), Etch(식각), Ion Implant & Diffusion(이온 주입 및 확산), Thinfilm(박막 공정), Cleaning & CMP(세정 및 연마 공정)
- 반도체 장비의 Set-up 및 공정 조건 최적화를 위하여 장비 개조, 개선 업무 수행 및 장비 업체와의 협업 수행



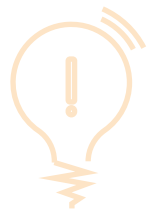
Requirements

| 자격 요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석/박)
- 전공 : 전자, 전기, 화공, 화학, 재료, 물리 관련 전공자

| 필요 역량

- 반도체 공정 Process 전반의 이해도가 높은 자, 반도체 관련 실험 및 학습 역량 우수자
- 프로그래밍 능력 보유자 우대(TEST 프로그램 개발, 분석 프로그램 등)



이전

양산관리



주요 Task 또는 Activity

- 제조원가(비용) 분석을 통한 최적의 생산목표 제시 및 원가/손익 관리
- FAB별/제품별 진도 관리 및 신제품 양산 관리
- 고객 수요변화 대응을 위한 제품별 일정 수립 및 운영 관리



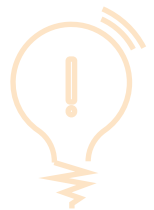
Requirements

I 자격 요건

- 학력 : 4년제 학사/석사 졸업(예정)자
- 전공 : 산업공학, 컴퓨터, 통계, 반도체 및 상경계열 전공자

II 필요 역량

- 반도체 공정 Process 전반의 이해도가 높고 협업 능력이 우수한 자
- 생산 지표별 계획/실적 집계 및 Data 관리 능력(엑셀, 파워포인트 중급이상) 우수자 우대



이전

양산기술 (Package & TEST)

- 개발 완료된 제품의 최고의 품질을 갖추어 생산될 수 있도록 Test 및 다양한 생산 공정을 구현하는 업무



주요 Task 또는 Activity

- PKG기술
 - PKG 공정 별 품질/수율 개선 및 안정화, 장비 성능 향상 업무, 원부자재 품질 개선 및 국산화 업무 수행
- TEST기술
 - DRAM 제품 TEST 수율/품질/원가 관련 업무 수행, TEST 양산 기술력 확보



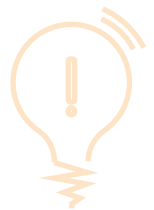
Requirements

I 자격 요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석/박)
- 전공 : 전자, 전기, 기계, 물리, 재료, 화학, 화공, 반도체, 산업공학, 컴퓨터, 이공 기타 전공자

II 필요 역량

- 반도체 공정 Process 전반의 이해가 높은 자, 관련 역량 우수자
- 반도체 소재 관련 지식이 풍부한 자
- Data 분석 관련 역량 보유한 자



분야

특허 개발



주요 Task 또는 Activity

- 반도체 메모리(DRAM, NAND) 및 Solution 관련 특허 개발 및 신규성/진보성 검토
- 국내외 특허출원, OA 대응 등 출원 관리 업무
- 전체 특허 포트폴리오 관리 및 특허출원 데이터 관리
- 연구개발 연구원 특허 교육 실시



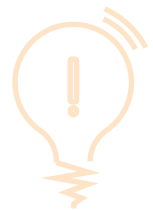
Requirements

I 자격 요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석/박사)
- 전공 : 전기, 전자, 반도체, 물리, 화학, 컴퓨터 공학 관련 전공자

I 필요 역량

- 반도체 메모리/Solution 및 관련 제품에 대한 전반적인 이해력 보유자
- 영어 의사소통 가능자
- 변리사 자격증 보유자 우대



이천

기반기술 (Infra Tech)

- 시장과 고객의 요구를 만족하기 위한 메모리 반도체 제품을 개발하고 양산화하는데 필요한 계측, 분석, Mask, 소재, 장비 분야에서 최고의 기술/품질/원가 혁신을 구현하는 업무를 수행
- 차세대 기술 개발과 개발 제품의 양산을 위한 기반기술(계측, 분석, Mask, 소재, 장비)을 적기에 공급하고, Device 기술 개발, 품질 및 수율 확보업무를 수행



주요 Task 또는 Activity

- DMI/DMI개발
 - 제품 개발/양산 공정의 Defect Analysis, Metrology/Inspection 관리, 제품 수율/품질 향상 활동으로 최고의 원가 경쟁력 확보 업무 수행
- AT(Analysis Technology)
 - 제품의 선행 연구 단계부터 Device 개발/제조/PKG 분석까지 전체 제품 개발/양산에 필요한 재료 물성/구조 분석 기술 개발
- Mask기술
 - 개발/양산 제품의 Wafer Patterning Photomask 제작, 차세대 기술 개발, Patterning 기술 개발, 품질 및 수율 확보 업무 수행
- 소재/소재개발
 - 반도체 Total Solution 제공 위한 소재 Platform 혁신, ESG 경영, 수익 개선 업무 수행, Device Tech 개발 / 제품 원가 혁신 소재 개발 및 품질 관리
- Machine Engineering
 - 신규 도입 장비/부품, 요소기술의 양산성 검증 및 개선, 장비 성능 확보 Machine Verification & Improvement와 양산 FAB 장비/부품 품질 향상
- Defect&Environment Control
 - 제품 공정/장비의 Defect 발현 참 원인 규명 및 개선 기술 개발, FAB 환경 오염제어를 위한 화학분석 기반 계측/검사/분석 Solution 제공



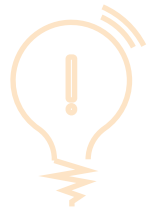
Requirements

I 자격요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석사)
- 전공 : 전자, 전기, 제어, 반도체, 산업, 소프트웨어, 메카트로닉스, 컴퓨터, 물리, 재료, 신소재, 화학, 화공, 고분자, 기계 공학 관련 전공자
- 석사 학위자 우대

I 필요역량

- 반도체 공정 Process 전반의 이해가 높은자, 관련 역량 우수자



Job Description

청주



청주

소자

- 원가/기술 경쟁력을 갖는 Tech Platform 구축/관리 및 차세대 핵심 요소 기술의 적기 제공 업무



주요 Task 또는 Activity

- 수율
 - 양산 제품 원가 경쟁력 및 품질 확보를 통한 목표 수율 달성, 공정 변곡점 관리 및 산포 관리 업무를 수행함



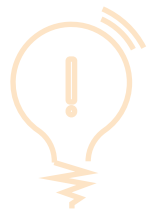
Requirements

| 자격 요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석/박)
- 전공 : 전자, 전기, 화공, 화학, 재료, 물리 관련 전공 우대

| 필요 역량

- 반도체 공정 Process 전반의 이해도가 높고 협업 능력이 우수한 자



청주

양산기술

- 개발 완료된 제품의 최고의 품질을 갖추어 생산될 수 있도록 Test 및 다양한 생산 공정을 구현하는 업무



주요 Task 또는 Activity

- Photolithography(포토 공정), Etch(식각), Ion Implant & Diffusion(이온 주입 및 확산), Thinfilm(박막 공정), Cleaning & CMP(세정 및 연마 공정)
- 반도체 장비의 Set-up 및 공정 조건 최적화를 위하여 장비 개조, 개선 업무 수행 및 장비 업체와의 협업 수행



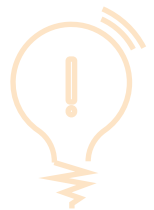
Requirements

| 자격 요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석/박)
- 전공 : 전자, 전기, 화공, 화학, 재료, 물리 관련 전공 우대

| 필요 역량

- 반도체 공정 Process 전반의 이해도가 높은 자, 반도체 관련 실험 및 학습 역량 우수자
- 프로그래밍 능력 보유자 우대(TEST 프로그램 개발, 분석 프로그램 등)



청주

양산관리



주요 Task 또는 Activity

- 제조원가(비용) 분석을 통한 최적의 생산목표 제시 및 원가/손익 관리
- FAB별/제품별 진도 관리 및 신제품 양산 관리
- 고객 수요변화 대응을 위한 제품별 일정 수립 및 운영 관리



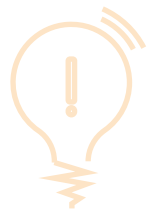
Requirements

I 자격 요건

- 학력 : 4년제 학사/석사 졸업(예정)자
- 전공 : 산업공학, 컴퓨터, 통계, 반도체 및 상경계열 전공자

II 필요 역량

- 반도체 공정 Process 전반의 이해도가 높고 협업 능력이 우수한 자
- 생산 지표별 계획/실적 집계 및 Data 관리 능력(엑셀, 파워포인트) 우수자 우대



청주

Utility 기술



주요 Task 또는 Activity

- Utility System 운영 및 관리 업무
- 전기/공조/배관/제어 설비관리 업무



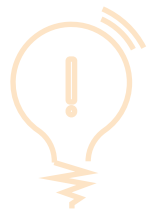
Requirements

I 자격 요건

- 학력 : 4년제 학사/석사 졸업(예정)자
- 전공 : 기계, 전기, 제어 등 관련 전공자

II 필요 역량

- 안전 및 산업 관련 기사 자격증 보유자 우대



청주

양산기술 (Package & TEST)

- 개발 완료된 HBM 제품의 최고의 품질을 갖추어 생산될 수 있도록 다양한 생산 공정을 구현하는 업무



주요 Task 또는 Activity

- HBM 제품의 각 공정 별 품질/수율 개선 및 안정화, 공정/소재/장비 고도화 추진



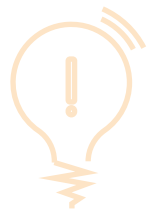
Requirements

I 자격 요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석/박)
- 전공 : 전자, 전기, 기계, 물리, 재료, 화학, 화공, 반도체, 산업공학, 컴퓨터, 이공 기타 전공자

II 필요 역량

- 반도체 공정 Process 전반의 이해가 높은 자, 관련 역량 우수자
- 반도체 소재 관련 지식이 풍부한 자
- Data 분석 관련 역량 보유한 자



청주

기반기술 (Infra Tech)

- 시장과 고객의 요구를 만족하기 위한 메모리 반도체 제품을 개발하고 양산화하는데 필요한 계측, 분석, Mask, 소재, 장비 분야에서 최고의 기술/품질/원가 혁신을 구현하는 업무를 수행
- 차세대 기술 개발과 개발 제품의 양산을 위한 기반기술(계측, 분석, Mask, 소재, 장비)을 적기에 공급하고, Device 기술 개발, 품질 및 수율 확보업무를 수행



주요 Task 또는 Activity

- DMI/DMI개발
 - 제품 개발/양산 공정의 Defect Analysis, Metrology/Inspection 관리, 제품 수율/품질 향상 활동으로 최고의 원가 경쟁력 확보 업무 수행
- AT(Analysis Technology)
 - 제품의 선행 연구 단계부터 Device 개발/제조/PKG 분석까지 전체 제품 개발/양산에 필요한 재료 물성/구조 분석 기술 개발
- Mask기술
 - 개발/양산 제품의 Wafer Patterning Photomask 제작, 차세대 기술 개발, Patterning 기술 개발, 품질 및 수율 확보 업무 수행
- 소재/소재개발
 - 반도체 Total Solution 제공 위한 소재 Platform 혁신, ESG 경영, 수익 개선 업무 수행, Device Tech 개발 / 제품 원가 혁신 소재 개발 및 품질 관리
- Machine Engineering
 - 신규 도입 장비/부품, 요소기술의 양산성 검증 및 개선, 장비 성능 확보 Machine Verifiacion & Improvement와 양산 FAB 장비/부품 품질 향상
- Defect&Environment Control
 - 제품 공정/장비의 Defect 발현 참 원인 규명 및 개선 기술 개발, FAB 환경 오염제어를 위한 화학분석 기반 계측/검사/분석 Solution 제공



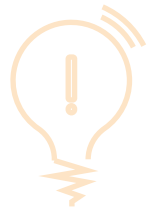
Requirements

I 자격요건

- 학력 : 4년제 학사 이상 졸업(예정)자 (학/석사)
- 전공 : 전자, 전기, 제어, 물리, 재료, 신소재, 화학, 화공, 고분자, 반도체, 산업, 기계, 컴퓨터 공학 관련 전공자
- 석사 학위자 우대

I 필요역량

- 반도체 공정 Process 전반의 이해가 높은자, 관련 역량 우수자





'25년 신입사원 수시채용 안내

이천/분당/청주

| 관계사 | 모집분야 | 모집직무 | 직무소개 | 전공분야 | 근무지 |
|----------------------|---|---|---|---|-----|
| SK하이닉스 이천/분당 | | R&D 공정 | - Cost 및 기술 경쟁력을 모두 갖춘 신규 Tech 적기 개발을 위해 신규 공정 및 장비를 연구 및 개발 | 전자, 전기, 물리, 재료, 신소재, 화학, 화공, 반도체 관련 전공자 | 이천 |
| | | 소자 | - 원가/기술 경쟁력을 갖는 Tech Platform 구축/관리 및 차세대 핵심 요소 기술의 적기 제공 업무 | 전자, 전기, 신소재, 물리, 반도체 등 관련 전공자 | |
| | | PKG개발 | - 세계 최초, 세계 최고 성능을 갖춘 메모리 구현을 위한 Package 솔루션 개발 | 전자, 전기, 기계, 물리, 재료, 화학, 화공, 반도체, 산업공학, 컴퓨터, 이공 기타 전공자 | |
| | | IT | - 전자 IT 시스템에 대한 전략 수립부터 프로젝트 기획/관리, 시스템 개발/운영까지 최적의 IT 환경 구축 및 운영 | 전산, 컴퓨터, 산업공학, 경영정보학, 전기, 전자, 반도체 등 관련 전공자 | |
| | | 양산기술 | - 개발 완료된 제품의 최고의 품질을 갖추어 생산될 수 있도록 Test 및 다양한 생산 공정을 구현하는 업무 - Photolithography (포토 공정), Etch (식각), Ion Implant & Diffusion (이온 주입 및 확산), Thinfilm (박막 공정), Cleaning & CMP (세정 및 연마 공정) - 반도체 장비의 Set-up 및 공정 조건 최적화를 위하여 장비 개조, 개선 업무 수행 및 장비 업체와의 협업 수행 | 전자, 전기, 화공, 화학, 재료, 물리 관련 전공자 | |
| | | 양산관리 | - 제조원가(비용) 분석을 통한 최적의 생산목표 제시 및 원가/손익 관리 - FAB별/제품별 진도 관리 및 신제품 양산 관리 - 고객 수요변화 대응을 위한 제품별 일정 수립 및 운영 관리 | 산업공학, 컴퓨터, 통계, 반도체 및 상경계열 전공자 | |
| | | 양산기술 (Package & TEST) | - 개발 완료된 제품의 최고의 품질을 갖추어 생산될 수 있도록 Test 및 다양한 생산 공정을 구현하는 업무 | 전자, 전기, 기계, 물리, 재료, 화학, 화공, 반도체, 산업공학, 컴퓨터, 이공 기타 전공자 | |
| | | 특허 개발 | - 반도체 메모리(DRAM, NAND) 및 Solution 관련 특허 개발 및 신규성/진보성 검토 - 국내외 특허출원, OA 대응 등 출원 관리 업무 - 전체 특허 포트폴리오 관리 및 특허출원 데이터 관리 - 연구개발 연구원 특허 교육 실시 | 전기, 전자, 반도체, 물리, 화공, 컴퓨터 공학 관련 전공자 | |
| 기반기술 (Infra Tech) | - 시장과 고객의 요구를 만족하기 위한 메모리 반도체 제품을 개발하고 양산화하는데 필요한 계측, 분석, Mask, 소재, 장비 분야에서 최고의 기술/품질/원가 혁신을 구현하는 업무를 수행 - 차세대 기술 개발과 개발 제품의 양산을 위한 기반기술(계측, 분석, Mask, 소재, 장비)을 적기에 공급하고, Device 기술 개발, 품질 및 수출 확보업무를 수행 | 전자, 전기, 제어, 반도체, 산업, 소프트웨어, 메카트로닉스, 컴퓨터, 물리, 재료, 신소재, 화학, 화공, 고분자, 기계 공학 관련 전공자 | 이천 | | |
| SK하이닉스 청주 | | 소자 | - 원가/기술 경쟁력을 갖는 Tech Platform 구축/관리 및 차세대 핵심 요소 기술의 적기 제공 업무 | 전자, 전기, 화공, 화학, 재료, 물리 관련 전공자 | 청주 |
| | | 양산기술 | - 개발 완료된 제품의 최고의 품질을 갖추어 생산될 수 있도록 Test 및 다양한 생산 공정을 구현하는 업무 - Photolithography (포토 공정), Etch (식각), Ion Implant & Diffusion (이온 주입 및 확산), Thinfilm (박막 공정), Cleaning & CMP (세정 및 연마 공정) - 반도체 장비의 Set-up 및 공정 조건 최적화를 위하여 장비 개조, 개선 업무 수행 및 장비 업체와의 협업 수행 | 전자, 전기, 화공, 화학, 재료, 물리 관련 전공자 | |
| | | 양산관리 | - 제조원가(비용) 분석을 통한 최적의 생산목표 제시 및 원가/손익 관리 - FAB별/제품별 진도 관리 및 신제품 양산 관리 - 고객 수요변화 대응을 위한 제품별 일정 수립 및 운영 관리 | 산업공학, 컴퓨터, 통계, 반도체 및 상경계열 전공자 | |
| | | Utility기술 | - Utility System 운영 및 관리 업무 - 전기/공조/배관/제어 설비관리 업무 | 기계, 전기, 제어 등 관련 전공자 | |
| | | 양산기술 (Package & TEST) | - 개발 완료된 HBM 제품의 최고의 품질을 갖추어 생산될 수 있도록 다양한 생산 공정을 구현하는 업무 | 전자, 전기, 기계, 물리, 재료, 화학, 화공, 반도체, 산업공학, 컴퓨터, 이공 기타 전공자 | |
| | | 기반기술 (Infra Tech) | - 시장과 고객의 요구를 만족하기 위한 메모리 반도체 제품을 개발하고 양산화하는데 필요한 계측, 분석, Mask, 소재, 장비 분야에서 최고의 기술/품질/원가 혁신을 구현하는 업무를 수행 - 차세대 기술 개발과 개발 제품의 양산을 위한 기반기술(계측, 분석, Mask, 소재, 장비)을 적기에 공급하고, Device 기술 개발, 품질 및 수출 확보업무를 수행 | 전자, 전기, 제어, 물리, 재료, 신소재, 화학, 화공, 고분자, 반도체, 산업, 기계, 컴퓨터 공학 관련 전공자 | |

첨단기술의 중심, 더 나은 세상을 만듭니다.

Technology Innovator for a Better World



지원자격 다음 사항을 모두 만족하는 분

- '25년 7~8월 입사 가능한 기졸업자 및 졸업예정자 대상
- 병역필 또는 면제자로서 해외 여행에 결격 사유가 없는 자
- 군복무중인 경우, '25년 6월 30일 이전 전역 예정자
- '25년 7~8월 입사 가능한 자

절차 및 일정



지원서 접수
3.28(금) 17:00까지



SKCT
4월 중
심층, 인지 검사



면접전형
5월 중



건강검진



최종합격 및 입사
'25년 7~8월 중

지원안내 • 지원 기간 : 2025.3.17 (월) ~ 3.28(금) 17:00

- 지원 방법 : skcareers.com에서 온라인 접수
- 이천, 청주 공고 중복 지원은 불가

기타사항 • 지원서 또는 제출서류 상 허위 기재가 있거나 자기소개서 표절이 확인된 경우, 전형 단계에서의 불이익 및 입사 취소 가능

- 취업보호대상자 및 장애인은 관련 법령에 의거 우대
- 근무지를 명시하여 채용하고 있으나 이는 최초 근무지이며, 추후 경영 계획에 따라서 입사 후에는 일부 변경될 수 있음