

## 직무 설명서

채용 분야	양자키분배(QKD) 기술 개발 인력 채용	
과제	양자광학칩 기반 양자키분배 모듈 개발	
담당 업무	양자키분배 프로토콜 신호처리용 FPGA의 HDL 코딩	
수행 업무	<ul style="list-style-type: none"> <li>○ <b>통신 프로토콜 고속 신호처리 HDL 코딩</b> <ul style="list-style-type: none"> <li>- 고속 트랜시버, FIFO 처리, MAC/PHY 구현</li> <li>- 내부, 외부 메모리(DDR) 접근</li> <li>- 데이터의 병렬(4-lane bus) 처리</li> <li>- I2C, SPI 등 통신 구현</li> </ul> </li> <li>○ <b>시스템 제어 NIOS용 firmware C/C++ 코딩</b> <ul style="list-style-type: none"> <li>- GUI 통신용 UART 구동</li> <li>- C/C++로 제어 알고리즘 구현</li> </ul> </li> <li>○ <b>구현 알고리즘 단위 검증 시험 진행</b></li> <li>○ <b>데모 시스템 연동 시험 지원</b></li> </ul>	
필요 지식 및 기술	<ul style="list-style-type: none"> <li>○ 전자공학, 디지털 전자회로 해석, 전자회로 시험, 정보통신 공학</li> <li>○ HDL, C/C++, 파이썬 및 기타 프로그래밍 언어 코딩</li> </ul>	
	전공	전자공학과 또는 이공 계열
	학위	학사 이상
	자격	무관
	경력	HDL 코딩 관련 석사 이상일 경우 경력 무관 학사일 경우 3년 이상의 경력
필요 태도 및 역량	<ul style="list-style-type: none"> <li>○ 첨단 신기술에 대한 적극적인 학습 의지</li> <li>○ 직무수행능력, 의사소통능력, 친화력</li> </ul>	
연봉	경력 고려하여 협의 후 결정 실적에 따른 추가 인센티브 제공	
채용 절차	<ul style="list-style-type: none"> <li>○ 채용 기간: ~'25년 10월</li> <li>○ 채용 방식: 서류 심사 후 면접 진행</li> </ul>	
필요 서류	<ul style="list-style-type: none"> <li>○ 이력서</li> <li>○ 자기소개서(직무 능력 관련)</li> </ul>	
문의	<ul style="list-style-type: none"> <li>○ 연락처 : 02-448-7002</li> <li>○ 이메일 : js.bob.cho@genesist.com</li> </ul>	