

학사 모집 직무 상세요강

분야	직무	직무 내용 및 우대사항	활용 언어	주요 활용 Tool
SW	임베디드	[직무 내용] - 위성 탑재 SW 설계 및 개발(Embedded SW) - 위성 탑재 SW 시험 및 검증 - 위성 탑재 SW 유지보수 및 위성 초기 운용 지원 - 시스템 요구사항 분석 및 SW 요구사항 개발 [우대사항] - Embedded SW 개발 관련 프로젝트 수행 및 HW 구동 경험 보유자 - 운영체제 개발 경험 보유자 (RTOS, Embedded Linux 등 기반 개발 경험)	C, Python	Visual Studio Code, CMAKE, CONAN
	테스트	[직무 내용] - 지상국 운영 SW 재발 방지 검증 체인 설계 및 개발 - SW 테스트 코드 Best Prcatice 정의 및 가이드 - SW 테스트 코드 패턴 분석 및 품질 모니터링 [우대사항] - C#/JAVA 테스트 코드(단위, 통합) 작성 경험 보유자 - SW 정적/동적 분석 품질 지표 측정 및 향상 경험 보유자 - CI 환경(K8s or Windows) 테스트 코드 성공 유지 경험 보유자	C#, JAVA, Python	Visual Studio, Visual Studio Code, IntelliJ
HW	광학	[직무 내용] - 위성 광학 설계 및 해석 - 광학계 성능평가(공차분석, 잡광분석) [우대사항] - 광학 설계 및 해석 툴(Zemax, TracePro 등) 경험 보유자 - 광학 측정 장비(Interferometer, Theodolite 등), 프로그래밍 툴(Matlab, Python 등) 경험 보유자	Matlab, Python	Zemax, TracePro
	하네스	[직무 내용] - 위성 하네스 설계 및 설계 인터페이스 정의 - 위성 하네스 형상 및 문서 관리 - 위성 하네스 제작 및 조립 지원 [우대사항] - 위성 및 항공 관련 하네스 설계 경험자 - 위성 및 항공 관련 표준 이해 및 적용 경험자 - 2D/3D CAD(NX) 경험 보유자		Siemens NX, Excel
	전력	[직무 내용] - 위성 전력시스템 HW 개발(회로 및 PCB 설계, HW 검증 등) - 위성 전력시스템 구동 제어 - 위성 전력 설계 분석, 자동화 시험 및 환경 구축 [우대사항] - 전력시스템 설계 및 해석 경험 보유자	Python, HDL (Verilog or VHDL)	OrCAD, Pspice, Vivado, LiberO, Riviera