

R&D



**Beyond Boundaries
Toward Innovation**

Modeling

#이천 #Junior & Expert



우리 조직을 소개합니다

우리 조직은 SK하이닉스의 Spice Modeling을 담당하는 조직으로 반도체 소자의 전기적 특성을 정밀하게 분석하고, 이를 회로 설계에 활용할 수 있는 모델로 구현합니다. 공정 및 소자 특성에 대한 이해를 바탕으로 측정 데이터와 시뮬레이션 결과를 연계하여 정확도 높은 Spice 모델을 개발하며, 개발된 모델이 실제 회로와 제품 동작을 신뢰성 있게 예측할 수 있도록 지속적으로 검증하고 고도화 합니다.

선발하고자 하는 직무는 이런 일을 합니다

선발 직무는 FinFET, GAA 및 RF Modeling을 수행하며, Compact Model개발, Parameter Extraction을 담당합니다. 또한 소자 특성을 정밀하게 모델링하여 회로 설계에 활용 가능한 정합성 높은 Spice 모델을 개발합니다. 자동화 및 AI 기반 Modeling 기술을 활용하여 모델 예측 정확도를 지속적으로 향상시킵니다.

이런 분과 함께 하고 싶어요

반도체/전자/전기/물리 등 공학 계열 전문 지식을 보유하고
아래 5가지 중 하나 이상의 역량이 있으며 경력 2년 이상 이신 분

- 1) FinFET /GAA Spice Modeling
- 2) Device RF Modeling
- 3) Parameter Extraction & Model validation
- 4) Circuit-Aware Modeling

이런 경험이 있다면 더 환영합니다

- 1) FinFET Spice Modeling 제작 경험
- 2) FinFET 소자TP 개발 및 Layout 제작 경험
- 3) FinFET 등 선단 공정 LDE, RF 및 Noise 모델링 경험

DRAM & NAND개발

- ① HBM Foundry PI
- ② Product Engineering
- ③ System Analysis – Linux/AI SW
- ④ System Analysis – MC RTL & R/H
- ⑤ Application Engineering
- ⑥ Software
- ⑦ NAND Design_Analog



**Beyond Boundaries
Toward Innovation**

HBM Foundry PI

#이천 #Expert



우리 조직을 소개합니다

우리 조직은 SK Hynix의 HBM 기술 경쟁력과 글로벌 1위 시장 지위를 견인하는 핵심 조직입니다.

HBM선행 제품을 위한 요소 기술을 개발하고, 글로벌 Foundry업체와 긴밀한 협업을 통해 HBM 적용 기술을 선도하고 있습니다. 또한, 다양한 형태의 HBM (Customized HBM) 개발을 위해 Design House와 협력하여 외주 생산 전반에 대한 기술적 Interface 역할을 수행하여, 차세대 HBM기술을 실현해 나가고 있습니다.

선발하고자 하는 직무는 이런 일을 합니다

- (1) HBM Logic Die 개발을 위한 Foundry-Design-PKG연계 DFM (DFM(Design for Manufacturability) Co-Optimization 수행
- (2) Foundry PDK(Process Design Kit) 분석 및 Design Rule/Model 개선을 통한 Logic Die 특성 최적화
- (3) Foundry 업체와 기술 협업을 통한 PDK 개선사항 도출 및 기술 점검 회의 운영

이런 분과 함께 하고 싶어요

반도체/전자/전기/물리 등 공학 계열 전문 지식을 보유 하신 분
아래 역량 중 하나 이상을 보유하고 있으며, 경력 5년 이상 이신 분

- (1) Foundry 공정 또는 Fabless 환경에서 PDK/DFM/Design Rule 관련 실무 경험 보유자
- (2) Calibre, Pegasus, ICV등 DRC/DRM Tool 활용 경험 보유자
- (3) Foundry Design/배치 역량 보유자

이런 경험이 있다면 더 환영합니다

- (1) Advanced Node (5nm 이하) 또는 EUV 공정 경험 보유자
- (2) HBM, Chiplet, 2.5D/3D등 Advanced Packaging 연계 DRM 경험 보유자
- (3) Foundry 업체 근무 경력자 중 TD(Technology Development) 또는 PI(Process Integration) 경험자
- (4) 글로벌 협업이 가능한 우수한 외국어(영어) 커뮤니케이션 역량 보유자

HBM Product Engineering

#이천 #Expert



우리 조직을 소개합니다

HBM 제품 개발 Product Engineering(Wafer & Package Test) 업무부터 고객 SiP(System in Package) ATE 검증 및 고객 대응까지 HBM 개발 Back-End Process 전반에 대한 업무를 담당하고 있습니다.

또한 Custom HBM으로 영역을 확장하면서 Logic Test 업무도 담당하고 있습니다.

선발하고자 하는 직무는 이런 일을 합니다

Global SoC 고객 대상 HBM Production Test Baseline 구축하고 운영합니다. 고객 IP에 대한 Logic Test 환경을 셋업하고, 제품 개발 과정에서 발생하는 Issue에 대해 Trouble Shooting을 수행합니다. Production Test 결과를 분석하고 최적화하여 수율과 품질을 확보합니다. Wafer/PKG level의 Silicon Test를 통해 Logic & Memory 특성을 검증하고, 불량 메커니즘을 규명하여 개선책을 도출합니다.

이런 분과 함께 하고 싶어요

OSAT Test 업무 경력 5년 이상 이신 분

아래 역량 및 경험을 보유하신 분

- Wafer/CoW/WoW Level의 Silicon Test 경험
- Logic 공정/설계 전반에 대한 지식 보유
- Logic & Memory 특성 검증, 불량 분석 등의 업무 경험

이런 경험이 있다면 더 환영합니다

- Global SoC Customer 대상 Test Setup 및 Trouble Shooting 대응 경험
- OSAT 경력
- Production Test Baseline 최적화 경험

System Analysis – Linux/AI SW

#이천 #Expert



우리 조직을 소개합니다

우리 조직은 memory를 하드웨어에만 국한하지 않고, application까지 확장하여 시스템 전체 관점에서 DRAM의 가치를 규명합니다. 워크로드 변화에 따른 memory 요구를 분석하고 최적의 구성을 제시하며, Server, Mobile, GPU 등 기존 시스템은 물론 CXL memory · PIM 등 차세대 DRAM 아키텍처까지 폭넓게 다룹니다

선발하고자 하는 직무는 이런 일을 합니다

AI 서버 및 데이터센터 환경의 AI Workload를 시스템 레벨에서 분석하고, 메모리 솔루션을 직접 개발하여 사업화까지 연결합니다.

AI Workload 분석: LLM 학습·추론, RAG 등을 GPU/xPU 시스템 관점에서 분석하고, 메모리 서브시스템에 미치는 영향을 정량 규명

AI SW Stack 최적화: vLLM, SGLang 등 추론 프레임워크부터 PyTorch, CUDA 런타임, Kernel까지 전 계층 관통하여 메모리 병목 도출 및 최적화

Linux Kernel 개발: Memory Management, Driver 영역을 직접 수정·개발하여 신규 메모리 솔루션의 성능 검증 및 최적화

차세대 메모리 사양 제안: 분석 결과 기반으로 신규 사양을 도출하고 제품 개발 방향에 반영

이런 분과 함께 하고 싶어요

학력은 석사 이상이며, 컴퓨터/전자공학 또는 관련 전공 지식을 보유한 분 (경력 5년이상)

- 1) Linux Kernel 코드를 직접 분석, 수정 가능하며 특히 Memory Management, Device Driver 영역에 대한 개발 경험을 보유하신 분
- 2) AI/LLM 워크로드의 동작 원리와 AI SW Stack 구조에 대한 이해를 갖추신 분
- 3) 선행 기술 영역에서 스스로 문제를 정의, 해결 방안을 도출해 나가는데 강점 있으신 분

이런 경험이 있다면 더 환영합니다

- 1) Linux Kernel 또는 주요 오픈 소스 프로젝트 Contribution 경험
- 2) vLLM, SGLang, TensorRT-LLM 등 구조 수정, 최적화 경험
- 3) GPU/Accelerator 아키텍처 및 SW Stack 에 대한 개발 경험
- 4) 글로벌 커뮤니케이션이 가능한 자

System Analysis – MC RTL & R/H

#이천 #Expert



우리 조직을 소개합니다

우리 조직은 memory를 하드웨어에만 국한하지 않고, application까지 확장하여 시스템 전체 관점에서 DRAM의 가치를 규명합니다. 워크로드 변화에 따른 memory 요구를 분석하고 최적의 구성을 제시하며, Server, Mobile, GPU 등 기존 시스템은 물론 CXL memory · PIM 등 차세대 DRAM 아키텍처까지 폭넓게 다룹니다

선발하고자 하는 직무는 이런 일을 합니다

Custom HBM, 3D Stacked DRAM 등 차세대 메모리를 대상으로 메모리 컨트롤러와 DRAM을 함께 최적화(Co-Optimization)하는 업무를 수행합니다.

상용 MC IP 분석과 RTL 수준의 동작 이해를 바탕으로, 컨트롤러-DRAM 통합 시뮬레이션 모델을 개발하고 설계 공간을 사전 탐색합니다.

실리콘 측정 데이터와 상관(correlation)된 성능, 전력 예측 모델을 구축하여, 시스템이 확정되기 전에 최적의 컨트롤러-DRAM 설계 답안을 준비합니다.

RowHammer 등 DRAM 보안·신뢰성 이슈를 실측 기반으로 분석하고, 제품에 최적화된 프로토콜과 솔루션을 제안합니다.

애플리케이션-SW 스택-xPU-DRAM으로 이어지는 시스템 수준 모델링을 통해, 실제 워크로드 관점에서 메모리 설계 방향을 정의합니다.

이런 분과 함께 하고 싶어요

학력은 석사 이상이며, 컴퓨터/전자공학 또는 관련 전공 지식을 보유하신 분 (경력 5년이상)

- 1) RTL 코드 동작을 이해하고 이를 바탕으로 Performance Model 개발 가능하신 분
- 2) DRAM Security/RowHammer에 이해를 바탕으로 새로운 Solution 제시까지 가능한 분
- 3) DRAM 동작 및 DRAM Memory Controller 아키텍처를 이해하고 RTL을 분석할 수 있는 분
- 4) 실제 워크로드의 메모리 트래픽을 분석하고 DRAM이 시스템 성능에 미치는 영향을 분석 가능하신 분

이런 경험이 있다면 더 환영합니다

- 1) DRAM Memory Controller의 설계, 검증 또는 성능 최적화를 수행한 경험
- 2) SoC의 memory subsystem 및 interconnect 설계 경험
- 3) DRAM RowHammer 연구 논문을 작성하고 관련 학회(Computer Architecture)에서 기술적 깊이를 검증 받은 경험
- 4) GPU 구조에 대한 깊은 이해 혹은 GPU 기반 시스템에 대한 시뮬레이션 경험

Application Engineering

#이천 #Expert



우리 조직을 소개합니다

우리 조직은 메모리 시스템의 '신뢰성'을 최종 설계하는 팀입니다. 단순 검증을 넘어 데이터 기반 분석으로 개발 초기 리스크를 선제적으로 제거하며, 최적의 ECC/RAS 솔루션으로 시스템 안정성을 확보합니다. 당신은 여기서 제품의 완성도와 고객 신뢰를 지키는 핵심 솔루션 아키텍트로서 역할을 하게 됩니다

선발하고자 하는 직무는 이런 일을 합니다

본 직무는 서버 및 고객 시스템 환경에서 발생하는 메모리 오류를 분석하고, 시스템 신뢰성을 높이기 위한 ECC 및 RAS 솔루션을 개발하는 역할을 담당합니다. 특히 리눅스 커널 기반의 메모리 오류 보고 및 처리 메커니즘을 심층적으로 이해하고, 이를 바탕으로 새로운 오류 정정 알고리즘 및 솔루션을 검토하거나 차세대 메모리 기술에 적용 가능한 고가용성 아키텍처의 가능성을 탐색하는 역할을 기대하고 있습니다.

이런 분과 함께 하고 싶어요

컴퓨터/전자공학 또는 관련 전문 지식을 보유한 분(경력5년이상)

- 1) 리눅스 커널 내부 동작 원리 (특히 메모리 관리, EDAC 서브시스템 등) 에 대한 깊은 이해와 커널 모듈 개발 및 디버깅 경험
- 2) 시스템 수준에서 오류 시나리오를 분석하고 해결 방안을 도출할 수 있는 능력 (ECC 알고리즘 및 RAS 아키텍처에 대한 전문 지식을 바탕)
- 3) SK hynix 환경에서 시스템 엔지니어로서의 역할과 책임을 이해하고, 고객 및 내부 개발팀과 적극적으로 소통하며 문제를 주도적으로 해결할 수 있는 분

이런 경험이 있다면 더 환영합니다

- 1) 리눅스 커널 커뮤니티 활동 경험 또는 관련 패치 기여 경력
- 2) 서버 플랫폼 (x86, ARM 등) 에서의 시스템 부팅, 초기화 및 오류 처리 과정에 대한 실무 경험
- 3) BMC, IPMI, Redfish 등 서버 관리 인터페이스 및 프로토콜에 대한 이해
- 4) C, C++, Python 등을 활용한 시스템 레벨 펌웨어/소프트웨어 개발
- 5) 글로벌 커뮤니케이션이 가능한 자

Software

#이천 #Junior & Expert



우리 조직을 소개합니다

우리 조직은 메모리 전 제품에 대한 End-to-End 시스템 검증 솔루션을 개발하는 전문 조직입니다.

BIOS 펌웨어부터 OS 및 애플리케이션 계층까지 전 SW 영역을 아우르며, 실장 단계에서 발생할 수 있는 잠재 리스크를 사전에 제거합니다. 글로벌 고객과의 협력을 통해 고도화하고 있으며, 최신 시스템 아키텍처에 최적화된 메모리 검증 SW를 독자적으로 개발, 구축함으로써 시스템 신뢰성 확보를 주도하고 있습니다.

선발하고자 하는 직무는 이런 일을 합니다

고객 시스템 플랫폼 기반 시스템에서 메모리 제품 검증 환경을 구축하고, 자체 검증 SW 솔루션을 개발합니다. 고객 시스템 로그 및 유틸리티 프로그램 벤치마크를 통해 평가 환경을 분석, 개선하며, Firmware 기반 메모리 초기화, Power-up Sequence, Training 동작을 해석하고 최적화 협업을 수행합니다.

GPU 플랫폼에서 HBM 검증 환경을 연구하고, CUDA/ OpenCL SDK 등을 활용한 자체 검증 SW 솔루션을 개발합니다

이런 분과 함께 하고 싶어요

- 1) AI workload 및 AI SW Stack 수정하며 GPU/NPU 상에서 시스템 Validation 및 Debugging 수행 가능
- 2) CUDA 또는 OpenCL SDK 기반 GPU 컴퓨팅 프로그램 개발 경험
- 3) GPU 플랫폼 기반 시스템 Validation 또는 GPU Diagnostic/검증 환경 경험 (NVVS/DCGM 등)
- 4) GPU execution/memory model 이해 및 CUDA kernel 설계 역량
Linux 기반 개발 환경 및 Python 자동화 스크립트 작성 경험

이런 경험이 있다면 더 환영합니다

- 1) GPU 드라이버, CUDA Runtime 또는 시스템 SW 분석·개발 경험
- 2) GPU Memory(HBM/VRAM) 데이터 무결성 검증: CUDA kernel 기반 Pattern Test, Stress Test 설계 경험
- 3) GPU 시스템 불량 분석: Fail Address/Pattern/Temperature 의존성 등 불량 메커니즘 해석 경험
- 4) NVVS/DCGM 등 GPU Diagnostic 도구 활용 및 Coverage 분석 경험

NAND설계 - Analog

#이천 #Junior & Expert



우리 조직을 소개합니다

우리 조직은 NAND 동작에서 필요한 Analog 관련 회로의 동작 검증 및 신규 IP 개발 업무를 수행합니다.

또한 NAND 내부 및 외부에서 인가되는 Power의 전원 level 및 소모량 관리를 합니다.

선발하고자 하는 직무는 이런 일을 합니다

- Analog IP의 특성을 검증하기 위한 Checklist Simulation 진행과 회로 개선을 위한 Idea 발굴 및 고객의 요구 조건에 맞는 신규 IP 개발
- NAND 내부 전원회로 관리 및 개선안 도출, 외부 인가되는 전원과 내부 전원의 Power Distribution Network 구성 및 검증. NAND에서 소모하는 Power량 산출 및 관리

이런 분과 함께 하고 싶어요

반도체/전자/전기/컴퓨터 공학 등 공학 계열 전문 지식을 보유한 분

아래의 역량이 있으며 경력 2년 이상인 분 (박사는 경력 무관)

(1) 반도체 공정/ Device physics / 전자회로 해석 지식

(2) Schematic & Layout Design tool 경험 / SPICE 기반의 Sim. tool 경험

이런 경험이 있다면 더 환영합니다

- NAND 개발 경험 및 관련 Analog 회로 설계 업무 수행 경험
- 각종 반도체 업계에서 Analog IP 설계 경험이나 전원회로 관련 경험

Solution개발

- ① SoC Design
- ② SoC Design Verification
- ③ Digital IP Design
- ④ High-Speed Interface



**Beyond Boundaries
Toward Innovation**

SoC Design

#분당 # Junior & Expert



우리 조직을 소개합니다

우리는 NAND Solution 제품에 탑재되는 Controller 설계를 담당합니다. IP 설계부터 SoC 내 통합까지 전 과정을 수행하며, PCIe/UCle를 포함한 고속 Interface IP를 통합하고 최적화합니다. Firmware팀과 긴밀하게 협업하여 HW-SW 연동을 최적화하며, PPA(Power, Performance, Area)를 고려한 RTL 설계와 Architecture 연구를 통해 고효율·저전력·고성능 Controller를 구현합니다.

선발하고자 하는 직무는 이런 일을 합니다

다양한 IP와 Subsystem을 통합하여 SoC 전체 Architecture를 구성하고, Interface 정의 및 High-Level RTL 설계를 수행합니다.

PCIe/UCle Controller와 PHY IP의 통합 및 Interface 설계 업무에도 참여합니다.

또한 FW, Verification, PD, DFT 등 여러 분야와 긴밀하게 협업하여 PPA가 최적화된 SoC Controller를 성공적으로 Tape-out 하는 것을 목표로 합니다.

이런 분과 함께 하고 싶어요

전기전자공학, 반도체공학 또는 관련 분야의 전문 지식을 보유한 분

SoC Top-Level RTL 설계 및 IP Integration 경력 3년 이상

AMBA(AXI, ACE) 기반 Interface 설계 경험

ASIC 기반 SoC 설계 및 Tape-out 경험

Clock, Reset 및 Power Domain 분할과 제어 설계 경험

Synthesis 및 Timing에 대한 이해 PCIe/UCle 등 고속 Interface IP 구조에 대한 이해 또는 Integration 경험

Front-End/Back-End 팀과의 협업 경험

문제 해결 능력과 팀워크를 중시하는 분

이런 경험이 있다면 더 환영합니다

PCIe/UCle, Interface/Memory PHY 및 Analog IP를 포함한 SoC Full-Chip 설계 리딩 경험

PCIe/UCle Controller 또는 PHY IP의 설계·통합·검증 경험

제품과제로 양산 경험이 많으신 분

AI 활용 역량 또는 원활한 영어 커뮤니케이션 역량을 보유한 분

SoC Design Verification

#분당 # Junior & Expert



우리 조직을 소개합니다

우리는 SSD, Mobile에 탑재되는 Controller 및 AI형 스토리지 제품 등 미래 산업을 선도하는 차세대 SoC 를 개발하는 핵심 R&D 조직입니다. 세계 최고 수준의 검증 방법론과 자동화 환경을 바탕으로 성능과 전력 효율이 극대화된 반도체 솔루션을 창출하며, 기술의 한계를 함께 돌파할 열정적인 인재를 기다립니다.

선발하고자 하는 직무는 이런 일을 합니다

SoC 의 기능적 정확성과 신뢰성을 보장하는 핵심 역할을 수행합니다.

- 검증 환경 구축: System Verilog 와 UVM 을 기반으로 재사용 가능한 검증 환경 (Testbench)을 설계 및 구현합니다.
- 테스트 전략 수립: Spec. 분석하여 검증 계획을 세우고, 커버리지 달성을 위한 테스트 시나리오를 개발합니다.
- 시뮬레이션 및 디버깅: 시뮬레이션 통해 버그를 선제적으로 발견하고 설계 팀과 협력하여 문제를 해결합니다.
- 검증 수렴 (Sign-off): 기능 및 코드 커버리지를 분석하여 검증 완료 기준을 충족시키고 최종 승인을 진행합니다.
- 프로세스 고도화: 검증 자동화 스크립트 개발과 새로운 방법론 도입으로 전체 개발 생산성을 향상시킵니다.

이런 분과 함께 하고 싶어요

전기전자공학, 반도체 공학 또는 관련 분야의 전문 지식을 보유한 분
SoC 검증 분야 3년 이상 실무 경력 보유한 자
문제 해결 능력과 팀워크를 중시하는 자세를 보유한 자

이런 경험이 있다면 더 환영합니다

AI 활용 역량 및 영어 역량 보유자 우대

Digital IP Design

#분당 # Expert



우리 조직을 소개합니다

SK 하이닉스의 선행 연구 조직으로, Chiplet, Mobile, SSD 등 다양한 제품에서 요구하는 High Speed Interface IP 의 연구 개발을 선도하고 있습니다.

주요 개발 IP 로는 Chiplet D2D IP, UFS MIPI IP, TSV PHY, NAND PHY 등이 있으며, 다양한 IP 를 Test 위한 Platform 개발도 진행하고 있습니다.

혁신적인 기술 개발을 목표로 하는 우리 조직에 많은 관심과 지원 부탁드립니다

선발하고자 하는 직무는 이런 일을 합니다

High Speed Serdes PHY 의 DSP 회로 설계와 모델링 업무를 맡게 됩니다. MIPI MPHY, PCIe PHY의 Analog/Digital Mixed Signal Processing 회로 설계 경험, RTL Design, Function Verification, Silicon Chip Validation Issue 분석 등 다양한 업무를 포함합니다.

Modeling 된 Analog 회로를 RTL 회로와 함께 Mixed Simulation 을 진행하고 DSP RTL 회로 설계 및 검증이 주요 과제 입니다.

이런 분과 함께 하고 싶어요

반도체/전자/전기/컴퓨터/물리/기계 등 관련 분야의 전문 지식을 보유한 분
아래 2가지 중에 하나 이상의 역량이 있으신 분

- (1) PCIe PHY / MPHY DSP 설계 및 검증 역량
- (2) Chiplet IP (e.g., UCle) 설계 및 검증 역량
- (3) NAND/DRAM 등의 Memory Interface PHY 설계 및 검증 역량

이런 경험이 있다면 더 환영합니다

- (1) Interface/Memory PHY 및 Digital IP 를 포함한 IP 설계 경험
- (2) Chiplet Interface 개발/검증 혹은 3rd Party IP 도입하여 개발 경험
- (3) ARM Core, AMBA Bus 등의 SoC Platform 개발 및 리딩 경험
- (4) Digital 회로 설계 및 Front End Implementation 업무 경험
- (5) AI 활용 역량 및 영어 역량 보유자 우대

High-Speed Interface

#분당 # Junior & Expert



우리 조직을 소개합니다

우리 조직은 차세대 고속 Interface IP의 핵심인 MIPI PHY 설계하는 Mixed Signal 설계 전문 조직입니다. 현재 MPHY 6.0 양산 개발과 더불어 MPHY 7.0 선행 개발을 동시에 진행하고 있으며 최신 FinFET 공정 기반의 초고속 SERDES Architecture를 직접 정의하고 구현합니다. Architecture 설계부터 회로 설계, 실리콘 검증까지 전 과정을 한 조직 안에서 수행하며 System, Digital, Analog 엔지니어 간 긴밀하게 협업하는 환경입니다. Mobile Storage 시장 환경에서 요구되는 최고 수준의 전력 효율과 신호 무결성을 달성하는 것을 목표로 합니다.

선발하고자 하는 직무는 이런 일을 합니다

- MPHY 7.0 규격을 만족하는 고속 SERDES 회로 Architecture 설계
- Data 전송 속도 향상에 대응하는 SERDES Channel Architecture 정의하고 Link Budget EQ 전략 수립
- DSP 기반 CDR 구조 설계 및 Jitter BER 성능 최적화
- FinFET 공정 특성을 고려한 Full Custom 회로 설계 및 Layout 방향성 제시
- 전력 관리 Domain(AON/PSW)를 포함한 System 동작을 검증하고 Mixed-Signal Simulation을 통해 규격 준수 여부 확인

이런 분과 함께 하고 싶어요

- SERDES 회로 설계 및 FinFET 공정 회로 설계, DSP 기반 CDR 설계, 고속 Interface 또는 SERDES Architecture를 정의 및 설계 경험과 SERDES 및 Analog 회로에 기본적인 배경 지식을 보유하신 분
- 관련 분야 석사 박사 학위 소지자 또는 동등한 실무 경력 보유하신 분

이런 경험이 있다면 더 환영합니다

- MIPI MPHY, PCIe, USB 등 표준 고속 인터페이스 규격 기반 개발 경험
- Equalization(CTLE, DFE, FFE) 및 채널 보상 회로 설계 경험
- Jitter, 신호 Signal Integrity 분석 및 측정-Debugging 경험
- 양산 칩 개발 및 실리콘 평가 경험
- Multi Power Domain 및 ULP(저전력) 설계 경험

소재기술 (Patterning 소재)



**Beyond Boundaries
Toward Innovation**

소재기술 (Patterning 소재)

#이천 #Expert



우리 조직을 소개합니다

반도체 Lithography 공정과 연관된 Photo Resist 및 Interlayer 소재 개발을 수행하고 있는 조직입니다. Scaling Down에 따른 Lithography 소재의 한계를 극복하고, 차세대 제품 개발을 위한 공정 난제를 극복할 수 있는 핵심 성능 소재를 적기에 개발하여 공정에 이관합니다. 안정적인 Lithography 공정 마진 확보와 제품 경쟁력을 확보하는 역할을 하고 있습니다.

선발하고자 하는 직무는 이런 일을 합니다

【Lithography용 Photo Resist 소재 개발】

- Photo Resist 소재 설계 및 개발
- 신규 Polymer, PAG, Quencher, Additive 소재 발굴 및 특성 평가
- Resolution, Sensitivity, LWR 등 소재 특성 분석
- 제품 적용 및 품질 안정화 활동 수행
- 차세대 반도체 공정 대응 소재 선행 개발

이런 분과 함께 하고 싶어요

화학, 화학공정, 고분자공학, 재료공학 관련 전문 지식을 보유하고
하기 경력 5년 이상 이신 분

- Photo Resist 또는 반도체 소재 개발 경력 보유
- Lithography 공정 및 소재 메커니즘 이해 보유
- 고분자 합성 및 유기화학 기반 지식 보유
- 데이터 분석 및 문제 해결 역량 보유

이런 경험이 있다면 더 환영합니다

- EUV Resist 원재료 합성 및 개발 경험 5년 이상 보유
- Metal Oxide Resist, Molecular Resist 등 차세대 소재 디자인 및 연구 경험 보유

안전보건환경



**Beyond Boundaries
Toward Innovation**

SHE(안전)

#이천 #청주 #Junior & Expert



우리 조직을 소개합니다

SK하이닉스는 글로벌 반도체 산업을 선도하는 기술 혁신 기업으로써, 사람과 환경 중심의 가치를 최우선으로 생각합니다. 당사는 연간 100 만 건 이상의 작업에 적용되는 체계적인 안전 관리 시스템을 구축하여 사업장 내 잠재 Risk를 근본적으로 저감, 반도체 제조 설비 시설 운영에 대한 안전관리체계 운영 관리 및 사고예방 역할을 수행합니다.

선발하고자 하는 직무는 이런 일을 합니다

- 1) 안전작업 관계기준 표준화 및 시스템 체계 Upgrade 개선
- 2) 작업안전관리체계 컨설팅 및 지원 Program 운영
- 3) 작업 위험성평가 및 표준 작업절차서 관리 체계 운영
- 4) 안전작업허가 종합관제 System 운영 및 작업허가 시스템 고도화
- 5) 사고조사 및 재해분석, 동종·유사 사고 저감 활동
- 6) 반도체 설비, 시설물 Safety Common Spec 관리 및 이행 점검

이런 분과 함께 하고 싶어요

안전공학/산업안전/화공/전기/기계 관련 전문 지식을 보유하고 아래 조건을 만족해야 합니다.

- 1) 안전작업허가 및 작업 위험성평가 등 업무 경력 4년 이상
- 2) 사고조사 및 재해분석, 중대재해처벌법 Risk 관리 업무 경력
- 3) 시설물/작업안전관리체계 안전진단 수행 경력
- 4) 안전/화공/가스/전기 분야 기사 이상 자격증 보유

이런 경험이 있다면 더 환영합니다

- 1) 안전 분야 기술사 및 안전지도사 자격증 보유자 우대
- 2) 글로벌 반도체 기업 에서 안전관리 실무 3년 이상 보유자 우대
- 3) 해외 현지 법인 안전관리 체계 구축 및 운영 경험자 우대

안전관리

#이천 #Junior & Expert



우리 조직을 소개합니다

SK하이닉스는 글로벌 반도체 산업을 선도하는 대한민국 대표 반도체 기업으로써, 사람과 환경 중심의 가치를 최우선으로 생각합니다. 당 사의 기업문화안전 부서는 전사 SHE 조직과 연계하여 기업문화(HR(인사),ER(노사), ED(총무) 조직의 서비스/시설 에서의 안전사고 예방을 위한 맞춤형 안전관리 업무를 지원하고 있습니다.

선발하고자 하는 직무는 이런 일을 합니다

- 1) 안전 정책/기준 현장 적용
 - 전사 안전 정책/기준 전파 및 횡전개, 이행 확인
 - 작업 감독 및 작업절차서/위험성평가 검토
 - 안전 Theme 점검 기획 및 수행
- 2) 총무 서비스(식당/통근/기숙사 등 비 FAB 등) 맞춤형 안전관리 업무 지원

이런 분과 함께 하고 싶어요

안전관리 및 안전공학 계열 관련 전문 지식을 보유하고 아래 조건에 해당 되는 분

- 1) 생활 인프라, 근무자 생활 공간에서의 안전관리 실무 경력 3년 이상
- 2) 서비스업 분야의 안전보건관리체계 진단/컨설팅 유경험자
- 3) 안전, 보건 등 관련 분야 기사 이상 자격증 보유

이런 경험이 있다면 더 환영합니다

- 1) 안전관리 실무 뿐만 아니라 총무 서비스에 이해도 및 현장 경험이 많은 분
- 2) 협력업체 안전관리 및 도급,용역 안전관리 경험자
- 3) 서비스 관리 부서 및 협력사와의 원활한 커뮤니케이션 역량 보유자
- 4) 반도체/화학 관련 제조업의 이해도가 높은 분

성장전략



**Beyond Boundaries
Toward Innovation**

Global 성장전략

#서울 #Expert



우리 조직을 소개합니다

AI 산업의 패러다임 전환 속에서 SK하이닉스의 중장기 성장 방향과 신규 사업 기회를 발굴, 설계하는 전략 조직입니다. 글로벌 AI 산업 동향과 기술·시장 변화를 심층 분석하여 경영층의 핵심 의사결정을 지원하고, AI·반도체 Value Chain 전반에 걸친 사업 전략 수립 및 전략 투자 기회를 발굴하는 역할을 담당합니다.

선발하고자 하는 직무는 이런 일을 합니다

- 1) Strategic Problem Solving : 전략적 논리 및 데이터 분석 기반으로 AI·반도체 산업의 고난도 사업적 이슈를 구조화 하여 해결 방안을 도출·제안합니다.
- 2) Tech-Business Synthesis : 글로벌 AI 기술 트렌드와 시장 변화를 비즈니스 언어로 치환하여 신성장 기회를 발굴하고, 사업성 심층 분석 및 진단을 추진합니다.
- 3) Market & Tech Intelligence : 글로벌 거시 경제 흐름, AI·반도체 기술 트렌드 등 반도체 사업에 미치는 영향 분석 및 리스크 대응 시나리오를 작성합니다.

이런 분과 함께 하고 싶어요

경력 5~10년 수준으로, 다음의 경험을 보유하신 분

- 반도체·AI 산업 Ecosystem에 대한 높은 실무적 이해와 기술 트렌드 분석 경험
- 전략적 관점에서의 사업성 분석 및 투자 논리 구축 역량
- 기술 등 복잡한 이슈를 비즈니스 언어로 구조화(Storytelling)하는 역량
- 다양한 조직과 협업하여 결론을 이끌어 낼 수 있는 탁월한 커뮤니케이션 역량
- Global 사업 환경에서 다양한 이해 관계자와 커뮤니케이션 할 수 있는 language skill

이런 경험이 있다면 더 환영합니다

- 전략 컨설팅 또는 투자·신사업 등 사업성 분석 경험 (전략 컨설팅펌 경력 우대)
- 반도체·AI 전후방 산업에 대한 광범위한 이해 및 Market Intelligence 관련 역량 보유자
- 글로벌 경험 (학업, 반도체 관련 경력 등)

Infra구매 - 물류



**Beyond Boundaries
Toward Innovation**



우리 조직을 소개합니다

전사 생산/영업 업무가 효율적으로 진행될 수 있도록 물류 체계를 구축/운영하며, 대내외 환경 변화에 적시 대응할 수 있도록 지속적인 업무 Process 개선을 추진합니다.

선발하고자 하는 직무는 이런 일을 합니다

- 생산/판매 제품의 수출입 운송 관리(장비, 원자재, 반/완제품 등)
- 물류 기획/개선 업무
 - 물류 운영 전략 수립 및 운영 최적화(운송/보험 계약관리, MI)
 - 물류 네트워크 최적화(운송경로, 거점 구축 및 개선)
 - 시스템 운영/관리, 개선, Data 분석
 - 물류 비용 분석 및 구조 최적화

이런 분과 함께 하고 싶어요

- 제조 회사에서 수출입 물류 관리 및 기획 업무 수행 또는
물류 회사에서 수출입 국제 운송 업무 수행 유경험자
- 유관 업무 2~4년 경력 소유자

이런 경험이 있다면 더 환영합니다

- 반도체 등 첨단 제품의 Global 물류 최적화 경험
- 전사적 물류 운영 System 구축/운영 경험
- 국제 운송 관리 관련 자격증 보유자